

# روشی نوین برای کنترل UPFC به کمک سوئیچینگ باند هیسترزیس

رضا محمدی<sup>۳</sup>

حسین عسکریان ابیانه<sup>۲</sup>

وحید رسولی دیسفانی<sup>۱</sup>

فرزاد رضوی<sup>۴</sup>

۱- دانشآموخته کارشناسی ارشد دانشکده مهندسی برق- دانشگاه صنعتی امیرکبیر- تهران- ایران

[vrdisfani@gmail.com](mailto:vrdisfani@gmail.com)

۲- استاد دانشکده مهندسی برق- دانشگاه صنعتی امیرکبیر- تهران- ایران

[askarian@aut.ac.ir](mailto:askarian@aut.ac.ir)

۳- دانشآموخته کارشناسی ارشد دانشکده مهندسی برق- دانشگاه صنعتی امیرکبیر- تهران- ایران

[reza\\_mohamadi@aut.ac.ir](mailto:reza_mohamadi@aut.ac.ir)

۴- استادیار دانشکده مهندسی برق- دانشگاه تفرش - تفرش- ایران

[razavi.farzad@taut.ac.ir](mailto:razavi.farzad@taut.ac.ir)

**چکیده:** طراحی و استفاده مناسب از UPFC که توانایی کنترل سطح ولتاژ باس‌بار و فلوی توان را بصورت همزمان و مستقل از یکدیگر دارد، شرایط را برای تقویت سیستم‌های تجدید ساختار یافته فراهم می‌سازد. در این مقاله با بهره‌گیری از سوئیچینگ باند هیسترزیس، روشی برای کنترل UPFC معرفی شده است که از چهار درجه آزادی برای کنترل ولتاژ باس‌بار، ولتاژ DC و توان اکتیو و راکتیو خط انتقال استفاده می‌کند. ضمناً روش جدیدی برای کنترل شاخه سری ارائه شده است. نتایج بدست آمده از شبیه‌سازی این روش در نرم‌افزار PSCAD/EMTDC و مقایسه آن با روش‌های دیگر تحت شرایط یکسان، برتری این روش کنترل را بوضوح نشان می‌دهد.

**کلمات کلیدی:** UPFC، کنترل باند هیسترزیس، FACTS و PSCAD/EMTDC

تاریخ ارسال مقاله: ۱۳۸۵/۱۲/۱۷

تاریخ پذیرش مقاله: ۱۳۸۷/۴/۱۴

نام نویسنده‌ی مسئول: حسین عسکریان ابیانه

نشانی نویسنده‌ی مسئول: ایران- تهران- خیابان حافظ- دانشگاه صنعتی امیرکبیر- دانشکده‌ی مهندسی برق

## ۱- مقدمه

به روش PWM انجام شده و پارامترهای کنترلی همان پارامترهای استفاده شده در مرجع [۲۱] است. مرجع [۱۶] نیز روش سوئیچینگ و پارامترهای مشابه دو مرجع قبلی را همراه با روش منطق فازی انتخاب نموده است.

برای کنترل UPFC چهار درجه آزادی وجود دارد که این درجات آزادی شامل فاز و دامنه جریان‌های شاخه مواری و سری UPFC هستند [۷]. در مقالاتی که روش باند هیسترزیس به عنوان روش سوئیچینگ انتخاب شده است، روش کنترلی، از تعامی چهار درجه آزادی، برای کنترل UPFC استفاده نکرده است. به عنوان مثال، در مرجع [۳] که روش سوئیچینگ هیسترزیس مطرح شده است، فقط ولتاژ بس‌بار با کنترل زاویه جریان خط انتقال تنظیم می‌گردد و هیچگونه کنترلی بر ولتاژ DC و توان‌های اکتیو و راکتیو عبوری از خط وجود ندارد و تنها از یک درجه آزادی استفاده شده است. در مرجع [۸] از کنترل دامنه جریان شاخه مواری برای تنظیم ولتاژ و از کنترل زاویه فاز جریان شاخه سری برای بهبود پایداری گذرا استفاده شده است که نشان می‌دهد این مرجع از دو درجه آزادی بهره گرفته است.

علاوه بر این مقالات، مقالات دیگری نیز به بررسی اثر UPFC بر روی پایداری [۹] و [۱۰]، امنیت شبکه [۱۱]، افزایش ظرفیت انتقال خط [۱۲] و [۱۳] و پدیده تشدید زیرسنکرون [۱۴] پرداخته‌اند ولی هیچ‌یک بهینه سازی کنترل UPFC در استفاده از درجات آزادی آن مورد بررسی قرار نداده و از روش‌های کنترلی موجود برای مدلسازی و تحلیل استفاده نموده‌اند.

از اینرو در این مقاله به کمک نرم‌افزار PSCAD/EMTDC، با طرح یک روش ساده برای سیستم کنترلی شاخه سری و استفاده از چهار درجه آزادی، ولتاژ بس‌بار و لینک DC و توان اکتیو و راکتیو عبوری از خط انتقال کنترل می‌شود. درجات آزادی استفاده شده در این مقاله، دامنه و زاویه فاز جریان‌های شاخه مواری و خط انتقال می‌باشند. استفاده از چهار درجه آزادی قبلاً در هیچ‌یک از مراجع قبلی استفاده نشده است.

استفاده از چهار درجه آزادی قابلیت کنترل ولتاژ بس‌بار، ولتاژ DC و توان‌های اکتیو و راکتیو عبوری از خط را فراهم می‌کند. به عنوان مثال در خط انتقالی که امپدانس  $1\mu\text{pu}$  دارد و دو بس بینهایت با ولتاژهای  $1\mu\text{pu}$  و  $1\mu\text{pu}$  را بهم متصل می‌نماید، در شرایط بهره برداری عادی لزوماً توان اکتیو و راکتیو خروجی از بس‌بار اولی بتاییب برابر با  $P = \frac{1}{0.1} \sin 30^\circ = 5 \mu\text{pu}$  و

$$Q = \frac{1}{0.1} (1 - \cos 30^\circ) = 1.34 \mu\text{pu}$$

این شرایط پروفیل ولتاژ در وسط خط انتقال دارای مقداری برابر با

$$V_{\min} = \cos(\frac{30^\circ}{2}) = \cos 15^\circ = 0.966 \mu\text{pu}$$

کنترل سطح ولتاژ بس‌بار موضوع بسیار مهمی است که در شبکه‌های قدرت باید مورد توجه قرار گیرد. از طرفی با مطرح شدن بحث تجدید ساختار در سیستم‌های قدرت نیاز به کنترل توان عبوری از خط انتقال بشدت احساس می‌شود. کاربرد ادوات FACTS در سیستم‌های تجدید ساختار یافته گزینه‌ای است که می‌تواند در این امر کمک کننده بوده و شرایط را برای تقویت سیستم‌های تجدید ساختار یافته فراهم سازد. UPFC یکی از این ادوات است که می‌تواند جبرانسازی سری و موادی را بطور همزمان و مستقل انجام دهد. این عنصر ترکیبی از یک SSSC و STATCOM می‌باشد که بواسیله یک اتصال DC بهم متصل می‌شوند و علاوه بر جذب و تزریق توان راکتیو امکان عبور توان اکتیو را فراهم می‌کند [۱]. همچنین توانایی کنترل سطح ولتاژ بس‌بار و فلوی توان را بصورت همزمان و مستقل از یکدیگر دارد.

تا کنون روش‌های مختلفی برای سوئیچینگ UPFC معرفی شده است که می‌توان آن‌ها را به سه روش سوئیچینگ چند پالسه، PWM<sup>۳</sup> و هیسترزیس تقسیم کرد.

۱- روش سوئیچینگ چندپالسه بر اساس خاموش و روشن کردن منظم عناصر الکترونیک قدرت بر روی زوایای تعیین شده کار می‌کند. سوئیچینگ ۶ پالسه هارمونیک‌های مرتبه ۵ و ۷ با اندازه زیادی ایجاد می‌کند و با افزایش تعداد پالس‌ها به ۲۴، ۴۸ و ۴۸ پالس در یک سیکل اغتشاشات هارمونیکی کمتر شده ولی تعداد ترانسفورماتورهای لازم افزایش می‌یابد [۲].

۲- در روش PWM با مقایسه شکل سینوسی مرجع با سیگنال مثلثی فرکانس بالا، زمان سوئیچینگ عناصر الکترونیک قدرت تعیین می‌گردد که این روش نسبت به سوئیچینگ ۶ پالسه هارمونیک کمتری ایجاد می‌کند. با استفاده از این روش، تلفات سوئیچینگ زیاد شده و درنتیجه نیاز به عناصر الکترونیک قدرت با سرعت سوئیچینگ بالا مانند IGBT را به همراه دارد [۲].

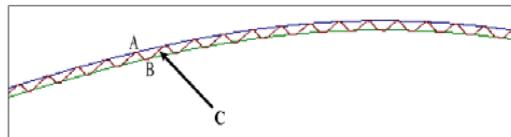
۳- در روش سوئیچینگ هیسترزیس، یک ناحیه عملکرد بصورت یک باند در اطراف شکل موج مرجع تعریف می‌شود و سوئیچینگ GTO<sup>\*</sup> ها بگونه‌ای انجام می‌شود که شکل موج جریان عبوری از مدار مابین مرزهای باند هیسترزیس قرار گیرد [۳] و [۴].

از طرفی، کنترل UPFC از نظر روش کنترل و پارامترهای استفاده شده برای کنترل قابل بررسی است. این پارامترها شامل ولتاژ بس‌بار، ولتاژ DC و توان‌های اکتیو و راکتیو می‌باشد.

در مرجع [۲] علاوه بر اینکه از روش PWM برای سوئیچینگ استفاده شده است، کنترل فلوی توان خط انتقال توسط دامنه و فاز شاخه سری و تنظیم ولتاژ بس‌بار و ولتاژ DC توسط دامنه و فاز جریان شاخه مواری، با کنترل کننده PI انجام شده است. در مرجع [۵] سوئیچینگ



خاموش تغییر وضعیت می‌دهند تا جریان به محدوده باند هیسترزیس بازگردد.



شکل (۳): بخشی از شکل موج جریان حاصل از سوئیچینگ هیسترزیس: (A) مرز بالایی باند هیسترزیس (B) مرز پایینی باند هیسترزیس (C) شکل موج جریان عبوری از مدار.

حالیکه با استفاده از UPFC و روش کنترل مبتنی بر چهار درجه آزادی این قابلیت وجود دارد که توان اکتیو و راکتیو عبوری از خط انتقال بطور مثال در بازه  $(6,6 pu)$ ، در هر لحظه بر روی هر مقداری که مرکز دیسپاچینگ فرمان دهد، کنترل گردد که از نظر کاربرد، مشخصه بسیار خوبی برای سیستم‌های تجدید ساختاریافته می‌باشد. ضمناً در صورت استفاده از UPFC با کنترل چهار درجه آزادی در خط انتقال مطرح شده، پروفیل ولتاژ در بدترین شرایط دارای مقداری برابر  $V_{min} = 1 * \cos(\frac{15^\circ}{2}) = \cos 7.5^\circ = 0.991 pu$  است [۱۵] که در مقایسه با شرایط کارکرد بدون UPFC افت ولتاژ در طول خط به شدت کاهش می‌یابد.

## ۲- تئوری روش‌های کنترلی با سوئیچینگ هیسترزیس

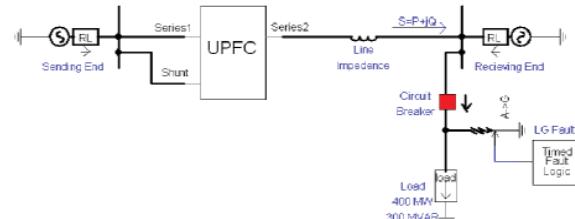
مزیت این روش بر روش سوئیچینگ چندپالسه این است که هارمونیک‌های فرکانس پایین را در شکل موج جریان به اندازه زیادی کاهش می‌دهد، زیرا GTOها و IGBT‌ها با سرعت بالایی روش و خاموش می‌شوند و در نتیجه شکل موج خروجی علاوه بر هارمونیک اصلی تنها دارای هارمونیک‌های فرکانس بالا خواهد بود که بدراحتی با فیلتر پایین‌گذر قابل حذف خواهد بود. استفاده از روش سوئیچینگ باند هیسترزیس هارمونیک‌های مزاحم فرکانس پایین را از مدار قدرت حذف نموده و تاثیرات نامطلوب آن‌ها به طور چشمگیری کاهش می‌دهد [۳] و [۴].

در سیستم کنترلی UPFC، کنترل شاخه موازی جریان سمت HV، ترانس شاخه موازی را طوری کنترل می‌کند که با تنظیم دامنه و فاز این جریان بترتیب ولتاژ بسیار و سطح ولتاژ DC بر روی مقادیر مرجع کنترل می‌گردد.

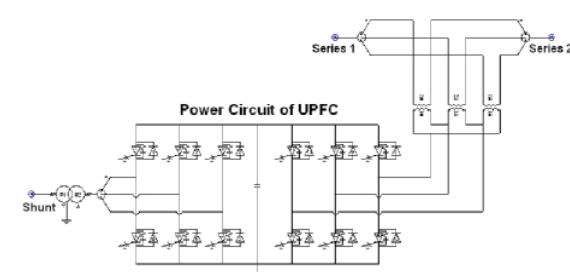
سیستم کنترلی شاخه سری نیز از طریق کنترل جریان خط انتقال مقادیر P و Q را کنترل می‌نماید. همچنین با کنترل هم‌زمان دامنه و زاویه جریان خط توسط سیستم کنترلی شاخه سری، هر دو مقادیر P و Q بر روی مقادیر مرجعشان قابل کنترل هستند. در برخی مقالات نیز از کنترل جریان شاخه سری برای کنترل سطح ولتاژ بسیار استفاده شده است [۳].

بطور کلی در سیستم کنترل UPFC، چهار درجه آزادی یعنی دامنه و فاز جریان‌های شاخه موازی و سری وجود دارد که می‌توان با استفاده مناسب از این درجات آزادی پارامترهای شبکه را بهتر کنترل نمود.

در شکل ۱ که طرز قرار گرفتن UPFC در شبکه قدرت نشان داده شده است، اتصالات شاخه موازی UPFC از سمت چپ و اتصالات شاخه سری از سمت راست به شبکه قدرت متصل شده است. شکل ۲ نیز مدار داخلی UPFC را نمایش می‌دهد.



شکل (۱): نحوه اتصال UPFC به شبکه



شکل (۲): مدار داخلی UPFC

در روش سوئیچینگ هیسترزیس یک ناحیه عملکرد بصورت یک باند در اطراف شکل موج مرجع تعریف می‌شود و سوئیچینگ GTO‌ها بگونه‌ای انجام می‌شود که شکل موج مدار (شکل (۳) C-۳) مابین دو مرز تعريف شده A و B گیرد (شکل (۳)). در این روش چنانچه جریان یکی از فازها از محدوده عملکرد باند هیسترزیس آن فاز خارج گردد، فرمان GTO‌های فاز مربوطه از خاموش به روشن و از روشن به

### ۳- شرح مسئله

#### ۳-۱- عدم استفاده چهار درجه آزادی موجود برای کنترل UPFC همراه با سوئیچینگ هیسترزیس

در کنترل UPFC، چهار درجه آزادی وجود دارد که با استفاده از آنها ولتاژهای بسیار و لینک DC و توانهای اکتیو و راکتیو عبوری از خط انتقال بصورت همزمان قابل کنترل هستند. در مقالاتی که به روش باند هیسترزیس کلیدزنی می‌شوند، اولًا از تمام درجات آزادی موجود برای کنترل UPFC استفاده نشده است و ثانیاً در این مقالات، کنترلی بر روی فلوی توان عبوری از خط وجود ندارد.

به عنوان مثال، در مرجع [۸] که روش سوئیچینگ هیسترزیس را بررسی نموده است، سیستم کنترلی شاخه موازی تنها دامنه جریان شاخه موازی را کنترل می‌کند و این جریان همفاز با ولتاژ بسیار فرستنده به شبکه تزریق می‌گردد. در این حالت، زاویه جریان توسط زاویه ولتاژ بسیار تعیین می‌گردد و سیستم کنترلی UPFC نقشی در این زمینه ندارد. در سیستم کنترلی شاخه سری این مقاله، مقدار دامنه جریان شاخه سری بر روی مقدار ثابتی کمتر از حد گرمایی خط انتقال تنظیم شده و تنها فاز این جریان است که توسط یک کنترل PID برای برابر کردن سرعت زاویه‌ای شفت ژنراتور با سرعت سنکرون کنترل می‌گردد. در این مقاله تنها از دو درجه آزادی برای کنترل ولتاژ بسیار و تنظیم توان اکتیو برای بهبود پایداری گذرا در سیستم قدرت استفاده شده است و سایر درجات آزادی مورد استفاده قرار نگرفته‌اند.

در سیستم کنترلی مرجع [۳] برای کنترل ولتاژ، جریان خط انتقال کنترل می‌شود به این صورت که دامنه جریان خط برابر مقدار ثابتی کمتر از حد گرمایی خط انتخاب شده و زاویه جریان خط با یک کنترل PID با تغییرات سطح ولتاژ به اندازه‌ای تغییر می‌نماید تا ولتاژ بر روی یک پریونیت کنترل گردد. در این مقاله تنها هدف استفاده از UPFC کنترل ولتاژ می‌باشد و از سایر توانایی‌های UPFC برای کنترل توان اکتیو و راکتیو خط استفاده نشده است. سیستم کنترلی این مقاله فقط از فاز جریان خط انتقال به عنوان یکی از درجات آزادی کنترل UPFC بهره گرفته است.

#### ۳-۲- نوسانات توان در صورت عملکرد نادرست سیستم کنترلی شاخه موازی

در مقالات برای کنترل شاخه سری، یک سیستم کنترل مانند PI و فازی استفاده نموده‌اند. در این روش‌ها برای کنترل توانهای اکتیو و راکتیو خط، فرض بر این است که سیستم کنترل موازی وظیفه تنظیم ولتاژ را بخوبی انجام می‌دهد. ولی اگر شاخه موازی نتواند وظیفه‌اش را به درستی انجام دهد یا در مواردی از فاز کار اصلی خود خارج شود، سیستم‌های کنترل موجود برای کنترل شاخه سری دچار نوساناتی

می‌شوند. این نوسانات سیستم کنترل ممکن است افزایش جریان عبوری از خط انتقال و یا عبور توانهای اکتیو و راکتیو نامناسب از خط انتقال را دربرداشته باشد که بترتیب صدمات عایقی خط و نوسانات شدید ولتاژ را در شبکه منجر خواهند شد.

### ۴- روش جدید

#### ۴-۱- استفاده از چهار درجه آزادی برای کنترل UPFC

در این مقاله برای کاهش اغتشاشات هارمونیکی روش باند هیسترزیس به عنوان روش سوئیچینگ انتخاب شده است. در طراحی سیستم کنترلی، کنترلر PID انتخاب شده است و در کنترل شاخه موازی بر اساس مدل ارائه شده در مرجع [۲] از دو درجه آزادی مربوط به جریان شاخه موازی استفاده شده و ولتاژ بسیار با تنظیم دامنه جریان شاخه موازی و ولتاژ DC با تنظیم زاویه فاز این جریان کنترل می‌گردد. در کنترل شاخه سری نیز با استفاده از دامنه و فاز جریان خط انتقال دو درجه آزادی دیگر مورد استفاده قرار گرفته است. بنابراین در این مقاله از چهار درجه آزادی استفاده گردیده که قبل از پطور مجتمع استفاده نشده است.

#### ۴-۲- سیستم کنترل شاخه سری

در سیستم کنترل شاخه سری روش جدیدی ارائه می‌گردد. در این روش از دو درجه آزادی دیگر که مرتبط با جریان خط انتقال است استفاده شده بدین صورت که برای تنظیم توانهای اکتیو و راکتیو عبوری از خط دامنه و زاویه فاز جریان سری چنان کنترل می‌شوند که P و Q بر مقدار P<sub>ref</sub> و Q<sub>ref</sub> ثابت گردند. لازم بذکر است که برای کنترل همزمان دو پارامتر بهتر است دو ترکیب مستقل و متعامد از آن دو پارامتر کنترل گردد. در این روش، از میان ترکیب‌های مستقل پارامترهای تحت کنترل یعنی P و Q، دامنه و فاز توان ظاهری خط که دو بردار عمود بهم هستند، برای کنترل توان عبوری استفاده شده است و مقدار P و Q که بترتیب شاخص‌هایی برای دامنه و فاز فلوی توان هستند، برای تثبیت P و Q بر روی مقدار دامنه و فاز فلوی توان هستند، برای تثبیت P و Q بر روی مقدار مرجع کنترل می‌گردد.

در مورد توان عبوری از خط داریم:

$$S = V \cdot I^* = (|V| \angle \delta_V) \cdot (|I| \angle \delta_I)^* = |V| |I| \angle (\delta_V - \delta_I) \quad (1)$$

اگر زاویه ولتاژ را برابر با صفر فرض کنیم و همچنین مقدار ولتاژ را برابر ۱ pu فرض کنیم:

$$S = P + jQ = |I| \angle -\delta_I \Rightarrow \begin{cases} |I| = |S| = \sqrt{P^2 + Q^2} \\ \delta_I = -\text{Arc tan} \frac{Q}{P} \end{cases} \quad (2)$$



### ۴-۳- تصحیح عملکرد سیستم کنترلی شاخه سری

برای حل مشکل نوسانات توان، یک کنترل کننده اضافی به مدار کنترل اندازه دامنه جریان اضافه شده است که بمحض قرار گرفتن توان مختلط عبوری از خط در محدوده توان مختلط مرجع، این بخش کنترلی شروع بکار کند تا توان مختلط عبوری از خط را بطور دقیق بر مقدار موردنظر منطبق نماید. استفاده از این بخش کنترلی باعث می‌شود که در صورت عملکرد نادرست شاخه موازی و نوسانات ولتاژ، سیستم کنترل شاخه سری، اولویت را به کنترل شاخه موازی داده و بخش اضافه شده را از مدار کنترل خارج می‌کند تا شاخه موازی بتواند کنترل مناسبی بر ولتاژ باس‌بار داشته باشد. بعد از تنظیم ولتاژ توسط کنترل شاخه موازی، بمحض قرار گرفتن مقادیر توان‌های اکتیو و راکتیو در محدوده توان مختلط مرجع، مجدداً بخش اضافه شده، وارد مدار کنترل می‌شود تا فلوی توان عبوری از خط انتقال مورد استفاده قرار گرفته است.

بطور کلی در سیستم کنترل UPFC، چهار درجه آزادی وجود دارد که در روش جدید، در سیستم کنترل شاخه موازی دو درجه آزادی یعنی دامنه و فاز جریان شاخه موازی و در سیستم کنترل شاخه سری دو درجه آزادی دامنه و فاز جریان عبوری از خط انتقال مورد استفاده قرار گرفته است.

### ۵- شبیه‌سازی

برای مقایسه روش کنترل ارائه شده با روش‌های قبلی، علاوه بر شبیه‌سازی روش جدید، روش‌های ارائه شده در مقالات مربوط به سال‌های ۲۰۰۰ [۵] و ۲۰۰۲ [۸] شبیه‌سازی شده است. برای سادگی کار، از این پس مدار پیشنهاد شده در این مقاله را روش جدید و مدارهای شبیه‌سازی شده از دو مرجع دیگر را بترتیب روش قدیم ۱ و روش قدیم ۲ می‌نامیم.

#### ۱-۱- مدار نمونه ۱

در مرجع [۵] علاوه بر اینکه از روش PWM برای سوئیچینگ استفاده شده است، کنترل فلوی توان خط انتقال توسط دامنه و فاز شاخه سری و تنظیم ولتاژ باس‌بار و ولتاژ DC توسط دامنه و فاز جریان شاخه موازی انجام شده است.

جهت مقایسه روش جدید با روش قدیم ۱، با شبیه‌سازی روش کنترل و سوئیچینگ استفاده شده در مرجع [۵] یک مازول UPFC استخراج نموده‌ایم. این مازول و مازول DC UPFC با روش کنترل جدید در دو بررسی جداگانه به مدار شکل ۲ اعمال شده‌اند که در این بررسی‌ها ولتاژ مرجع باس‌بار برابر  $1\text{ pu}$  یعنی  $400\text{ kV}$  و مقدار مرجع توان‌های اکتیو و راکتیو خط انتقال بترتیب  $485\text{ MW}$ - $45\text{ MVAR}$  انتخاب

$$S_{ref} = P_{ref} + jQ_{ref} \Rightarrow \begin{cases} |S_{ref}| = |I_{ref}| = \sqrt{P_{ref}^2 + Q_{ref}^2} \\ \delta_{I_{ref}} = -Arc \tan \frac{Q_{ref}}{P_{ref}} \end{cases} \quad (3)$$

چنانچه توان‌های اکتیو و راکتیو خط توسط سیستم کنترلی شاخه سری UPFC بر روی مقادیر مرجع کنترل شوند، خواهیم داشت:

$$\begin{cases} P = P_{ref} \\ Q = Q_{ref} \end{cases} \Rightarrow S = S_{ref} \Rightarrow \begin{cases} |I| = |I_{ref}| \\ \delta = \delta_{ref} \end{cases} \quad (4)$$

در نتیجه:

$$\begin{cases} |I| = |I_{ref}| \Rightarrow |S| = |S_{ref}| \\ \Rightarrow \sqrt{P^2 + Q^2} = \sqrt{P_{ref}^2 + Q_{ref}^2} \end{cases} \quad (5)$$

و همچنین :

$$\begin{cases} \delta_I = \delta_{I_{ref}} \Rightarrow Arc \tan \frac{Q}{P} = Arc \tan \frac{Q_{ref}}{P_{ref}} \\ \Rightarrow \frac{Q}{P} = \frac{Q_{ref}}{P_{ref}} \Rightarrow Q \cdot P_{ref} - P \cdot Q_{ref} = 0 \end{cases} \quad (6)$$

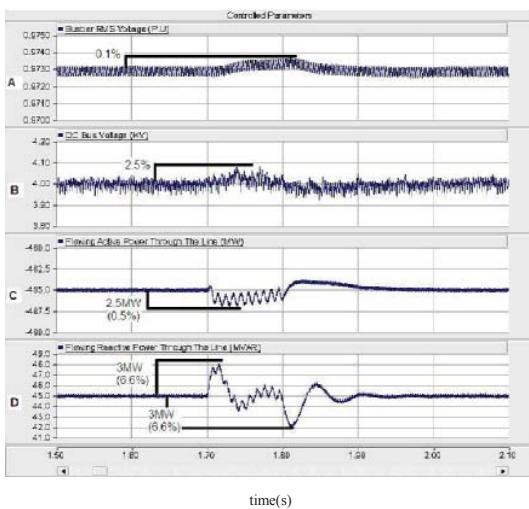
با توجه به محاسبات بالا دامنه توان مختلط عبوری از خط بصورت مستقیم با دامنه جریان، متناسب است و با فرض عملکرد صحیح مدار موازی در کنترل سطح ولتاژ، اندازه دامنه جریان خط با یک ضریب ثابت  $k$  با دامنه توان مختلط متناسب می‌شود که بصورت زیر قابل محاسبه است:

$$|S| = \sqrt{3}|V_{rms}|I_{rms}| = \frac{\sqrt{3}}{\sqrt{2}}|V_{rms}| * I_{max} \Rightarrow I_{max} = \frac{\sqrt{2}}{\sqrt{3}|V_{rms}|} * |S| \quad (7)$$

و همچنین،

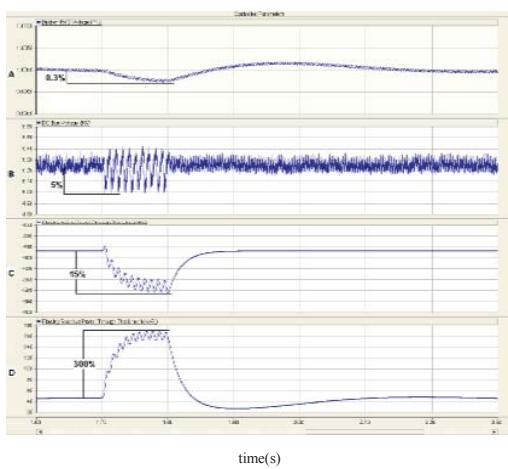
$$\Rightarrow k = \frac{I_{max}}{|S|} = \frac{\sqrt{2}}{\sqrt{3}|V_{rms}|} \quad (8)$$

بر اساس نتایج بدست آمده، برای کنترل توان‌های اکتیو و راکتیو کافی است پارامترهای  $\sqrt{P^2 + Q^2}$  و  $\sqrt{P_{ref}^2 + Q_{ref}^2}$  بترتیب بر روی مقادیر مرجع خود یعنی  $\sqrt{P_{ref}^2 + Q_{ref}^2}$  و صفر ثبیت گردند. بر همین اساس در این روش برای تنظیم مقادیر  $P$  و  $Q$ ، دامنه و فاز جریان عبوری از خط انتقال کنترل می‌شود. در این سیستم کنترلی با توجه به مقدار  $S_{ref}$  و ضریب  $k$  دامنه جریان بر روی مقدار ثابتی در نظر گرفته می‌شود. این روش توان اکتیو و راکتیو تقریباً مناسبی با خطای کمی را تحويل می‌دهد ولیکن مقدار این توان‌ها کاملاً به سطح ولتاژ باس‌بار واپس‌ته می‌گردد. به همین منظور لازم است تا سیستم کنترلی دیگری به کنترل شاخه سری اضافه شود تا مقدار توان‌های اکتیو و راکتیو خط را بر روی مقادیر مرجع توان کنترل نماید.



شکل (۵): نتایج شبیه‌سازی روش جدید در زمان وقوع خطا برای مدار نمونه ۱: ولتاژ بس DC (A) ولتاژ DC خازن (B) توان اکتیو (C) توان اکتیو عبوری از خط انتقال (MW) (D) توان راکتیو عبوری از خط انتقال (MVAR)

همچنین شکل (۵) نشان می‌دهد پس از رفع خطا سیستم کنترلی UPFC، ولتاژ بس بار و ولتاژ DC را در زمانی کمتر از  $0.15$  ثانیه و توان‌های اکتیو و راکتیو را در  $0.15$  ثانیه پس از رفع خطا، بر روی مقادیر مرجع شان کنترل نموده است در حالیکه در روش قدیم ۱ کنترل ولتاژ و توان راکتیو  $0.3$  ثانیه پس از رفع خطا انجام شده است که از این نظر نیز روش جدید بر روش قدیم ۱ برتری دارد.

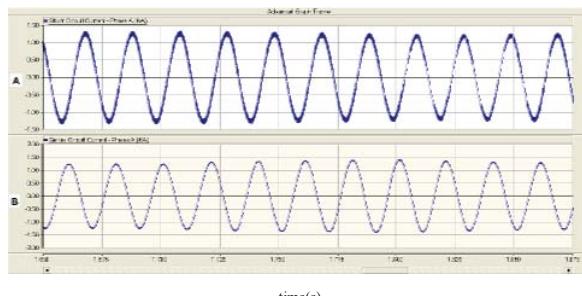


شکل (۶): نتایج شبیه‌سازی روش قدیم ۱ در زمان وقوع خطا برای مدار نمونه ۱: ولتاژ بس DC (A) ولتاژ DC خازن (B) توان اکتیو (C) توان راکتیو عبوری از خط انتقال (MW) (D) توان راکتیو عبوری از خط انتقال (MVAR)

شده‌اند. به این ترتیب، شبیه‌سازی‌های انجام شده از نظر سطح ولتاژ مرجع و مقادیر مرجع توان‌های اکتیو و راکتیو عبوری از خط انتقال در شرایط یکسان و برابری قرار دارند.

برای آنکه در زمان وقوع خطا رفتار و سرعت پاسخ UPFC را با این دو روش کنترلی بررسی و مقایسه نماییم، در سمت مدار شکل ۲ در لحظه  $t=1.7\text{ sec}$  یک خطا تکفاز بر روی فاز A در نظر می‌گیریم که پس از  $0.1$  ثانیه برطرف می‌گردد. شکل (۴)، شکل (۵) و شکل (۶) نتایج بدست آمده از شبیه‌سازی‌ها را نشان می‌دهد.

شکل (۴) جریان شاخه‌های موازی و سری UPFC را در زمان خطا نمایش می‌دهد. در این شکل به‌وضوح برتری روش سوئیچینگ باند هیسترزیس بر سایر روش‌های سوئیچینگ مشاهده می‌شود به این علت که شکل موج‌های جریان، کاملاً سینوسی و فارغ از هارمونیک‌های مرتبه پایین می‌باشدند.



شکل (۴): جریان‌های گذرنده از مدار جدید در زمان خطا: (A) جریان شاخه‌های موازی (B) جریان شاخه‌های سری.

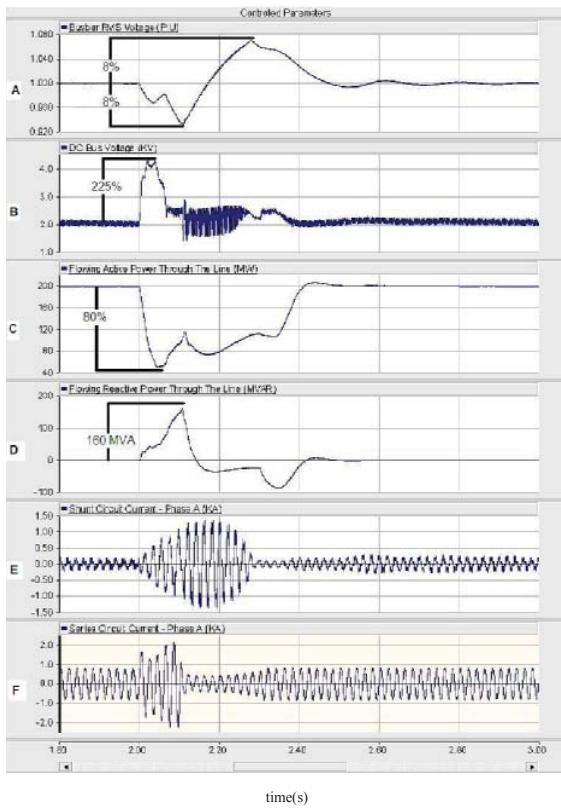
در شکل (۵) و شکل (۶) که بترتیب منحنی تغییرات پارامترهای کنترلی شبکه را در روش جدید و روش قدیم ۱ نشان می‌دهد، می‌بینیم که از نظر ولتاژی بین دو مدار تفاوت زیادی وجود ندارد و تغییرات سطح ولتاژ بس بار در هر دو روش کمتر از  $0.5$  درصد است (شکل‌های A-۵ و A-۶). در روش کنترل جدید ولتاژ DC نوسانات کمتری نسبت به روش قدیم ۱ دارد و با نوسانات  $2.5$  درصدی نسبت به ولتاژ، مرجع ولتاژ DC را کنترل می‌کند در حالی که این مقدار در روش قدیم ۱ دوبرابر روش جدید و برابر با  $5\%$  به دست آمده است (شکل‌های B-۵ و B-۶). در زمان خطا، نوسان توان اکتیو در روش قدیم ۱ برابر  $75$  مگاوات (حدود  $15\%$ ) و در مدار جدید برابر  $2.5\text{ MW}$  (حدود  $0.5\%$ ) است (شکل‌های C-۵ و C-۶). نوسان توان راکتیو نیز در مدار جدید دارای ماکزیمم تغییرات  $3\text{ MVAR}$  (حدود  $6\%$ ) و در مدار روش قدیم ۱ دارای ماکزیمم تغییراتی برابر  $125\text{ MVAR}$  (حدود  $30\%$ ) است (شکل‌های D-۵ و D-۶).



## ۲-۵- مدار نمونه ۲

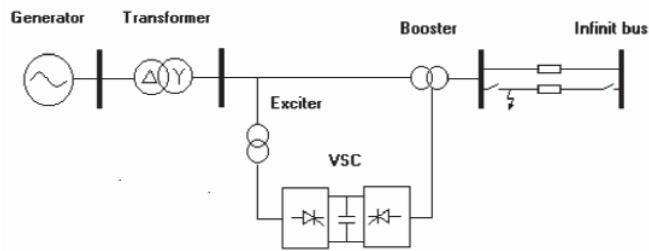
در این بخش، مدار بررسی شده در مرجع [۸] را مطابق شکل ۷ در نرم افزار PSCAD شبیه سازی نموده ایم. در این شبیه سازی، مشخصات شبکه، ژنراتور و ترانسفورماتور به صورت دقیق و بر اساس اطلاعاتی که در این مرجع برای شرایط وقوع خطا و پارامترهای ژنراتور و ترانسفورماتور ارائه شده است تنظیم شده اند. اطلاعات مربوط به ژنراتور و ترانسفورماتور در ضمیمه آمده است.

همچنین در شبیه سازی این مدار نمونه مقادیر مرجع ولتاژ و توان های اکتیو و راکتیو عبوری از خط انتقال با شرایط بررسی در مرجع [۸] یکسان بوده به طوری که در این مدار ولتاژ مرجع UPFC برابر  $۲۳۰\text{kV}$  یعنی  $1\text{pu}$  و مقادیر مرجع توان های اکتیو و راکتیو عبوری از خط برابر  $۲۰۰\text{MW}$  و صفر مگاوات تنظیم شده اند.



شکل (۸): نتایج شبیه سازی روش جدید در زمان وقوع خطا برای مدار نمونه ۲: (A) ولتاژ باس خروجی ترانسفورماتور (pu) (B) ولتاژ DC خازن (kV) (C) توان اکتیو عبوری از خط انتقال (MW) (D) توان راکتیو عبوری از خط انتقال (MVAR) (E) جزیان شاخه موازی UPFC (F) جریان خط انتقال

ماکریم تغییرات برای توان اکتیو در روش جدید  $۱۶\text{MW}$  (۸۰٪) و برای توان راکتیو برابر  $۱۶\text{MVAR}$  است (شکل های C-۸ و D-۸) در حالیکه این مقادیر در روش قدیم  $۲$  بترتیب  $۴۰\text{MW}$  (۲۰٪) و  $۴۰\text{MVAR}$  می باشد (شکل های B-۹ و C-۹). با وجود اینکه در روش جدید، توان های اکتیو و راکتیو در زمان وقوع خطا در روش جدید نسبت به روش قدیم  $۲$  تغییرات بیشتری داشته اند لیکن در روش جدید در طی مدت زمان کوتاه تری بر روی مقدار مرجع خود کنترل شده اند. در مورد سرعت میرایی نوسانات، شکل ۸ بیانگر آن است که نوسانات ولتاژ در روش جدید در زمان  $t=۲.۸\text{sec}$  به طور کامل از بین رفته است و نوسانات توان های اکتیو و راکتیو نیز  $۰.۶$  ثانیه پس از شروع خطا یعنی  $۰.۳$  ثانیه پس از بازگشت شبکه، به طور کامل میرای شده اند (شکل های C-۸ و D-۸) ولی در روش قدیم  $۲$  میرایی کامل نوسانات توان تا زمان  $t=۴\text{sec}$  (۲ ثانیه پس از وقوع خطا) به طول انجامیده است (شکل های B-۹ و C-۹). نحوه تغییرات شکل موج های جریان شاخه سری و موازی UPFC نیز از ابتدای وقوع خطا تا میرای کامل نوسانات بترتیب در شکل های E-۸ و F-۸ نشان داده شده اند.



شکل (۷): مدار شبیه سازی شده برای بررسی پایداری گذراي سیستم UPFC و مقایسه با مرجع [۸]

برای بررسی شرایط گذراي شبکه در حضور UPFC با کنترل هیسترزیس، در این مدار نمونه بر روی یکی از خطوط متصل به باس بینهایت در زمان  $t=۲\text{sec}$  از خطا رخ می دهد و سپس کلیدهای دو سر خط،  $۰.۱$  ثانیه بعد خط را از مدار خارج می کنند. در نهایت پس از رفع خطا در زمان  $t=۲.۳\text{sec}$  کلیدها بسته شده و شبکه به حالت عادی خود باز می گردد.

شکل ۸ نتایج شبیه سازی انجام شده را برای ولتاژ های باسیار و خازن و توان های اکتیو و راکتیو خط و همچنین شکل موج های جریان شاخه سری و موازی UPFC را در زمان وقوع خطا نشان می دهد در شکل ۹ نیز نتایج ارائه شده در مرجع [۸] را برای ولتاژ DC خازن و توان های اکتیو و راکتیو خط نمایش داده شده است. با توجه به شکل ۸، در زمان وقوع خطا ولتاژ باسیار در محدوده  $۰.۹\text{pu}$  تا  $۱.۱\text{pu}$  کنترل شده است و شبکه از نظر ولتاژ با مشکل روبرو نشده است (شکل A-۸). همچنین در زمان وقوع خطا افزایش ولتاژ DC برابر با  $۲۲۵\text{kV}$  درصد بوده است (شکل B-۸)، در حالی که در روش قدیم  $۲$  ولتاژ DC در زمان وقوع خطا با افزایش  $۲۵۰$  درصدی از  $۲۰\text{kV}$  به  $۲۰\text{kV}$  رسیده است (شکل C-۸).

Inertia Constant: 3.117s

Frequency: 60 Hz

Basic Angular Frequency: 376.9911rad/s

Potier Reactance: 0.163 p. u.

Direct-axis Reactance: 1.014 p. u.

Direct-axis Transient Reactance: 0.314 p. u.

Direct-axis Sub-transient Reactance: 0.280 p. u.

Quad.-axis Reactance: 0.770 p. u.

Quad.-axis Sub-transient Reactance: 0.375 p. u.

Direct-axis Transient Time Constant: 6.55s

Direct-axis Sub-transient Time Constant: 0.039s

Quad.-axis Sub-transient Time Constant: 0.071s

Armature Time Constant: 0.278s

No. of Coherent Machines: 4

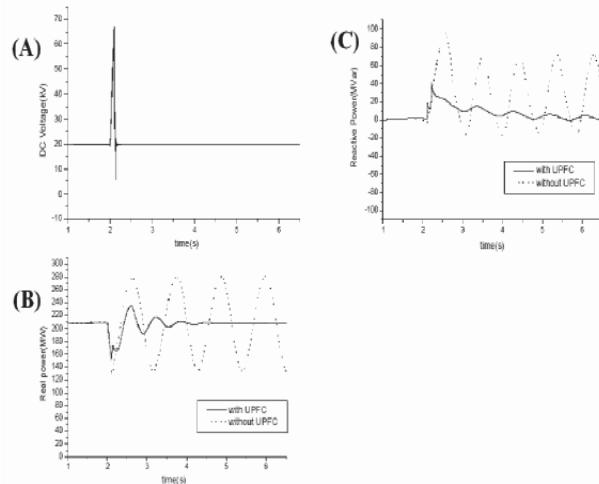
## ۲) Step-up Transformer:

Three-phase Rated MVA: 600

Frequency: 60Hz

Windings: 13.8KV/230KV, Δ/Y

Leakage Reactance: 0.1 p. u.



شکل (۹): نتایج شبیه‌سازی روش قدیم ۲ در زمان وقوع خط‌برای مدار نمونه ۲: (A) ولتاژ DC خازن (kV) (B) توان اکتیو عبوری از خط انتقال (MW) (C) توان راکتیو عبوری از خط انتقال (MVAR)

با توجه به شبیه‌سازی‌های انجام شده نتیجه می‌شود که روش کنترلی ارائه شده در این مقاله، علاوه بر کنترل ولتاژ DC و توان اکتیو و راکتیو خط انتقال در حالت ماندگار سیستم، کنترل بسیار مناسبی بر روی این پارامترها در در زمان وقوع خط‌برای و بهبود پایداری گذراي شبکه دارد. علاوه بر این يكى از مزیت‌های مهم کنترل UPFC به این روش، میراثی سریع نوسانات در حضور UPFC است که این امر افزایش هرچه بیشتر پایداری شبکه قدرت را در بی خواهد داشت.

## ۶- نتیجه‌گیری

در این مقاله روش سوئیچینگ هیسترزیس و روش جدیدی بمنظور کنترل فلوی توان خط انتقال بکار گرفته شده که از چهار درجه آزادی موجود برای UPFC استفاده می‌کند که تاکنون برای سیستم باند هیسترزیس ارائه نشده است. در این روش با کنترل دامنه و فاز جریان عبوری از خط بترتیب دامنه و فاز توان ظاهری خط انتقال کنترل می‌گردد که درنهایت به کنترل توان‌های اکتیو و راکتیو خط منجر می‌شود و در شرایط گذرا نیز نوسانات توان خط انتقال بطور مناسبی کنترل می‌گردد. طی شبیه‌سازی‌های انجام شده که تحت شرایط یکسان از نظر پارامترهای شبکه تست و مقادیر مرجع ولتاژ و توان UPFC انجام شده است، این روش با روش‌های قدیمی مقایسه شده و نتایج بدست آمده برتری این روش را بر روش‌های ارائه شده در گذشته بهوضوح نشان می‌دهد.

## پیوست :

### ۱) Synchronous Generator:

Rated Voltage: 7.967 KV

Rated Current: 5.02 KA



- [7] A. Ajami , S.H. Hosseini , S. Khanmohammadi , G.B. Gharehpetian;" Modeling and Control of C-UPFC for Power System Transient Studies"; Elsevier Simulation Modelling Practice and Theory 14; Page(s): 564–576; 2006;
- [8] W.Zhang, T.T.Lie; "Hysteresis Current Forcing Control For UPFC Applications"; Australasian Universities Power Engineering Conference (AUPEC) ,AUPEC2002, Melbourne, Australia; 2002.
- [9] Ali T. Al-Awami, Y.L. Abdel-Magid, M.A. Abido; "A Particle-swarm-based Approach of Power System Stability Enhancement With Unified Power Flow Controller"; Elsevier Electrical Power and Energy Systems; 2006.
- [10] S. Krishna, K.R. Padiyar; "Discrete Control of Unified Power Flow Controller for Stability Improvement"; Elsevier Electric Power Systems Research 75; Page(s):178–189; 2005.
- [11] K. Visakha, D. Thukaram\*, Lawrence Jenkins; "Application of UPFC for System Security Improvement Under Normal and Network Contingencies"; Elsevier Electric Power Systems Research 70; Page(s):46-55; 2004.
- [12] Harinder Sawhney, B. Jeyasurya; "Application of Unified Power Flow Controller for Available Transfer Capability Enhancement"; Elsevier Electric Power Systems Research 69; Page(s):155-160; 2004.
- [13] Muwaffaq I. Alomoush; "Impacts of UPFC on Line Flows and Transmission Usage"; Elsevier Electric Power Systems Research 71; Page(s):223-234; 2004.
- [14] K.R. Padiyar, Nagesh Prabhu; "Investigation of SSR Characteristics of Unified Power Flow Controller"; Elsevier Electric Power Systems Research 74; Page(s):211-221; 2005.
- [15] N.G.Hingorani, L Gyugyi; "Understanding FACTS: Concepts and Technology of Flexible AC Transmission Systems"; IEEE Press; 2000.

### زیرنویسها

<sup>1</sup> Static Synchronous Compensator

<sup>2</sup> Static Synchronous Series Compensator

<sup>3</sup> Pulse Width Modulation

<sup>4</sup> Gate Turn-Off Thyristor